

淡江大學 99 學年度第 2 學期課程教學計畫表

課程名稱	進階類比積體電路設計	授課 教師	陳信良 Chen Hsin Liang
	ADVANCED ANALOG INTEGRATED CIRCUITS DESIGN		
開課系級	電機一博士班 A	開課 資料	選修 單學期 3學分
	TETXD1A		
學 系(門) 教 育 目 標			
一、教育學生具備電機 / 機器人工程專業知識以解決電機之相關問題。 二、教育學生具備創新思考、能獨立完成所交付任務及具備團隊精神之高級工程師。 三、教育學生具備前瞻的國際觀及全球化競爭技能以因應現今多元化職場生涯之挑戰。			
學 生 基 本 能 力			
A. 具有運用專業知識以解決電機工程問題之能力。 B. 具有策劃及執行專題研究之能力。 C. 具有撰寫專業論文之能力。 D. 具有創新思考及獨立解決問題之能力。 E. 具有與不同領域人員協調整合之能力。 F. 具有前瞻的國際觀。 G. 具有領導、管理及規劃之能力。 H. 具有終身自我學習成長之能力。 I. 具有智慧財產權及職場倫理之正確認知。			
課程簡介	本課程為類比積體電路設計之延續課程，課程內容從切換電容式電路的系統分析出發，再介紹應用電路如，濾波器與信號轉換器，之分析與討論，以一個應用系統之類比前端電路，由系統層向下發展，逐步介紹各個子系統與子電路，讓學生能從實際應用系統中驗證並擴展類比積體電路的設計經驗。		
	This course is extended from Analog Circuit Design. It contents the analysis and discussions of an application system and circuit with the views of Switched Capacitor Circuit. In this course, a selected analog from-end circuit will be discussed from the system to every sub-circuit. Students can verify and extend the basic theorems of the Analog Circuit Design from a practical application system.		

本課程教學目標與目標層級、學生基本能力相關性

一、目標層級(選填)：

- (一)「認知」(Cognitive 簡稱C)領域：C1 記憶、C2 瞭解、C3 應用、C4 分析、C5 評鑑、C6 創造
- (二)「技能」(Psychomotor 簡稱P)領域：P1 模仿、P2 機械反應、P3 獨立操作、P4 聯結操作、P5 自動化、P6 創作
- (三)「情意」(Affective 簡稱A)領域：A1 接受、A2 反應、A3 重視、A4 組織、A5 內化、A6 實踐

二、教學目標與「目標層級」、「學生基本能力」之相關性：

- (一)請先將課程教學目標分別對應前述之「認知」、「技能」與「情意」的各目標層級，惟單項教學目標僅能對應C、P、A其中一項。
- (二)若對應「目標層級」有1~6之多項時，僅填列最高層級即可(例如：認知「目標層級」對應為C3、C5、C6項時，只需填列C6即可，技能與情意目標層級亦同)。
- (三)再依據所訂各項教學目標分別對應該系「學生基本能力」。單項教學目標若對應「學生基本能力」有多項時，則可填列多項「學生基本能力」(例如：「學生基本能力」可對應A、AD、BEF時，則均填列)。

序號	教學目標(中文)	教學目標(英文)	相關性	
			目標層級	學生基本能力
1	學習設計切換電容式電路	Learning and designing the Switched Capacitor Circuit	C6	ACD
2	學習與設計類比數位轉換器設計	Learning and designing the Analog to Digital Converter	C6	ABCDEF

教學目標之教學策略與評量方法

序號	教學目標	教學策略	評量方法
1	學習設計切換電容式電路	課堂講授	報告、討論
2	學習與設計類比數位轉換器設計	課堂講授、分組討論	報告、討論

授課進度表

週次	日期起訖	內容 (Subject/Topics)	備註
1	100/02/14~100/02/20	Review of Analog Circuit Design	
2	100/02/21~100/02/27	Advance CMOS process	
3	100/02/28~100/03/06	Design from application system	
4	100/03/07~100/03/13	Switched Capacitor Circuit - I	
5	100/03/14~100/03/20	Switched Capacitor Circuit - II	
6	100/03/21~100/03/27	Switched Capacitor Circuit - III	
7	100/03/28~100/04/03	Overview of Analog to Digital Converter	
8	100/04/04~100/04/10	Analog to Digital Converter - Flash I	

9	100/04/11~ 100/04/17	Analog to Digital Converter - Flash II	
10	100/04/18~ 100/04/24	Analog to Digital Converter - Flash III	
11	100/04/25~ 100/05/01	Analog to Digital Converter - Sigma Delta Modulator I	
12	100/05/02~ 100/05/08	Analog to Digital Converter - Sigma Delta Modulator II	
13	100/05/09~ 100/05/15	Analog to Digital Converter - Sigma Delta Modulator III	
14	100/05/16~ 100/05/22	Analog to Digital Converter - Pipeline I	
15	100/05/23~ 100/05/29	Analog to Digital Converter - Pipeline II	
16	100/05/30~ 100/06/05	Analog to Digital Converter - Pipeline III	
17	100/06/06~ 100/06/12	Project Report - I	
18	100/06/13~ 100/06/19	Project Report - II	
修課應 注意事項			
教學設備		電腦、投影機	
教材課本		Design Analog CMOS Integrated Circuits, B. Razavi, McGraw Hill	
參考書籍		The Data Conversion Handbook, Kester, ELSEVIER CMOS Analog Cicuit Deaign, P.E. Allen & D.R. Holberg, OXFORD	
批改作業 篇數		篇（本欄位僅適用於所授課程需批改作業之課程教師填寫）	
學期成績 計算方式		◆平時考成績： % ◆期中考成績： % ◆期末考成績： % ◆作業成績： 20.0 % ◆其他〈期中作品與期末作品〉：80.0 %	
備 考		「教學計畫表管理系統」網址： http://info.ais.tku.edu.tw/csp 或由教務處 首頁〈網址： http://www.acad.tku.edu.tw/index.asp/ 〉教務資訊「教學計畫 表管理系統」進入。 ※非法影印是違法的行為。請使用正版教科書，勿非法影印他人著作，以免觸法。	