

淡江大學99學年度第2學期課程教學計畫表

課程名稱	機器人實驗	授課 教師	王侯禕 Wang Hou-yi
	ROBOTIC EXPERIMENTS		
開課系級	電機系電機二A	開課 資料	必修 上學期 1學分
	TETCB2A		
學系(門)教育目標			
<p>一、教育學生具備數學、科學及工程知識以解決電機之相關問題。</p> <p>二、教育學生能獨立完成所指定任務及具備團隊精神之工程師。</p> <p>三、教育學生具備全球化競爭技能以因應現今多元化職場生涯之挑戰。</p>			
學生基本能力			
<p>A. 具有運用數學工具配合科學方法以解決電機工程問題之能力。</p> <p>B. 具有設計與執行實驗及分析與解釋數據之能力。</p> <p>C. 具有執行電機實務所需知識、技巧及使用工具之能力。</p> <p>D. 具有系統設計觀念及報告撰寫之能力。</p> <p>E. 具有時間管理、溝通技巧及團隊合作之能力。</p> <p>F. 具有發掘、分析及處理工程問題之能力。</p> <p>G. 具有認識國際時事議題及持續學習之認知。</p> <p>H. 具有工程師對社會責任之正確認知。</p> <p>I. 具有智慧財產權及職場倫理之正確認知。</p>			
課程簡介	<p>這門課程是講授硬體與軟體設計，講述嵌入式系統發展流程功能設計。先對FPGA與SOPC簡介，再說明如何使用燒錄設備將完成之程式碼燒錄，還有程式撰寫工具與開發程式的應用軟體，也會學習使用硬體測試工具，並使用Verilog設計硬體電路來接收感測器訊號與控制馬達。</p>		
	<p>This course will introduce hardware and software designing. It explains the embedded system development process action plan. At first, we will introduce the key techniques of FPGA and SOPC, then we will introduce how to use device programmer for downloading the final codes into memory. We will also use code generation tool, simulator, and IDE. Hardware testing tools will also be studied. And design the Verilog hardware circuit to receive sensor signals and control the motor.</p>		

本課程教學目標與目標層級、學生基本能力相關性

一、目標層級(選填):

- (一)「認知」(Cognitive 簡稱C)領域: C1 記憶、C2 瞭解、C3 應用、C4 分析、C5 評鑑、C6 創造
- (二)「技能」(Psychomotor 簡稱P)領域: P1 模仿、P2 機械反應、P3 獨立操作、P4 聯結操作、P5 自動化、P6 創作
- (三)「情意」(Affective 簡稱A)領域: A1 接受、A2 反應、A3 重視、A4 組織、A5 內化、A6 實踐

二、教學目標與「目標層級」、「學生基本能力」之相關性:

- (一)請先將課程教學目標分別對應前述之「認知」、「技能」與「情意」的各目標層級，惟單項教學目標僅能對應C、P、A其中一項。
- (二)若對應「目標層級」有1~6之多項時，僅填列最高層級即可(例如: 認知「目標層級」對應為C3、C5、C6項時，只需填列C6即可，技能與情意目標層級亦同)。
- (三)再依據所訂各項教學目標分別對應該系「學生基本能力」。單項教學目標若對應「學生基本能力」有多項時，則可填列多項「學生基本能力」(例如: 「學生基本能力」可對應A、AD、BEF時，則均填列)。

序號	教學目標(中文)	教學目標(英文)	相關性	
			目標層級	學生基本能力
1	提升學生軟硬體設計的觀念與技巧。	To strengthen students' idea and technique of hardware and software designing.	C2	A
2	學生能夠使用NIOS發展板各部分的功能。	Students can use functions of NIOS development board various part.	P3	AC
3	學生能夠利用模擬工具發現設計上的錯誤。	Students can use the simulation and testing tool to discover the errors of design by themselves.	C4	ABCF
4	學生擁有實作能力。	Students have the capability of practical skills.	P6	ABCDEFGH

教學目標之教學策略與評量方法

序號	教學目標	教學策略	評量方法
1	提升學生軟硬體設計的觀念與技巧。	課堂講授	報告、小考、課堂抽問
2	學生能夠使用NIOS發展板各部分的功能。	課堂講授、課堂練習	報告、課堂抽問
3	學生能夠利用模擬工具發現設計上的錯誤。	課堂講授、課堂練習	報告、課堂抽問
4	學生擁有實作能力。	分組討論、課堂練習	期末報告

授課進度表

週次	日期起訖	內容 (Subject/Topics)	備註
1	100/02/14~100/02/20	課程簡介與上課方式、Quartus介紹與SOPC Builder介紹	
2	100/02/21~100/02/27	Nios II介紹—說明PIO的原理，用PIO控制LED燈實驗	

3	100/02/28~ 100/03/06	Nios II製作—Nios II處理器製作	
4	100/03/07~ 100/03/13	Nios II製作—Nios II處理器製作與PIO做開關控制實驗	
5	100/03/14~ 100/03/20	Timer介紹—了解Timer工作原理與計時器實驗(HW1)	
6	100/03/21~ 100/03/27	UART介紹—UART原理介紹與UART傳輸實驗(HW2)	
7	100/03/28~ 100/04/03	中斷實驗—PIO中斷(HW3)	
8	100/04/04~ 100/04/10	教學行政觀摩日	
9	100/04/11~ 100/04/17	PWM實驗—掛載硬體電路(Verilog)	
10	100/04/18~ 100/04/24	期中考試週	
11	100/04/25~ 100/05/01	訊號量測實驗—波型模擬與即時訊號擷取	
12	100/05/02~ 100/05/08	進階應用(一)—超音波感測器介紹與測試	
13	100/05/09~ 100/05/15	進階應用(一)—利用PIO元件與UART元件接收感測器訊號	
14	100/05/16~ 100/05/22	進階應用(一)—設計Verilog電路接收超音波感測器訊號(HW4)	
15	100/05/23~ 100/05/29	進階應用(二)—直流馬達驅動原理與控制	
16	100/05/30~ 100/06/05	進階應用(二)—設計Verilog電路控制馬達轉速與正反轉(HW5)	
17	100/06/06~ 100/06/12	期末成品報告	
18	100/06/13~ 100/06/19	期末考試週	
修課應注意事項			
教學設備		電腦、投影機、其它(DE0發展板)	
教材課本		自製投影片	
參考書籍		系統晶片設計-使用Nios II, 廖裕評、陸瑞強編著, 全華出版社	
批改作業篇數		篇 (本欄位僅適用於所授課程需批改作業之課程教師填寫)	
學期成績計算方式		◆平時考成績：30.0 % ◆期中考成績： % ◆期末考成績： % ◆作業成績： 30.0 % ◆其他〈期末報告〉：40.0 %	

備考	<p>「教學計畫表管理系統」網址：http://info.ais.tku.edu.tw/csp 或由教務處首頁〈網址：http://www.acad.tku.edu.tw/index.asp/〉教務資訊「教學計畫表管理系統」進入。</p> <p>※非法影印是違法的行為。請使用正版教科書，勿非法影印他人著作，以免觸法。</p>
----	---