

淡江大學 99 學年度第 1 學期課程教學計畫表

課程名稱	電子系統層級設計與模擬	授課 教師	江正雄 Chiang Jen-shiun
	ELECTRONIC SYSTEM LEVEL DESIGN AND SIMULATION		
開課系級	電機一機器人A	開課 資料	選修 單學期 3學分
	TETEM1A		
學系(門)教育目標			
<p>一、教育學生具備機器人工程專業知識以解決電機之相關問題。</p> <p>二、教育學生具備創新思考、能獨立完成所交付任務及具備團隊精神之高級工程師。</p> <p>三、教育學生具備前瞻的國際觀及全球化競爭技能以因應現今多元化職場生涯之挑戰。</p>			
學生基本能力			
<p>A. 具有運用專業知識以解決電機工程問題之能力。</p> <p>B. 具有策劃及執行專題研究之能力。</p> <p>C. 具有撰寫專業論文之能力。</p> <p>D. 具有創新思考及獨立解決問題之能力。</p> <p>E. 具有與不同領域人員協調整合之能力。</p> <p>F. 具有前瞻的國際觀。</p> <p>G. 具有領導、管理及規劃之能力。</p> <p>H. 具有終身自我學習成長之能力。</p>			
課程簡介	<p>傳統的IC設計方法與工具，無法在滿足開發時程的前題下，快速且有效地利用大的晶片容量。因此為了因應這樣的問題，電子系統層級設計便被視為有效的解決方法。其內容囊括系統層級演算法的開發、高階效能預估、平台為基礎之系統設計、軟硬體協同設計與驗證、和C語言為基礎的合成等等。透過這些方法與開發工具，系統設計開發將有可能用更短的開發時間，創造更好的單晶片系統。</p>		
	<p>The conventional design method and tools cannot satisfy the fast development of large size integrated circuits. Electronic System Level (ESL) Design enables system architects to effectively explore the design space to construct a system. It includes system-level algorithm development, high-level performance estimation, platform-based design, transaction-level modeling, heterogeneous design/verification, and virtual and rapid prototyping. On completion of this course, the student should be able know the ESL basics of how to build a system and what tools to be used.</p>		

本課程教學目標與目標層級、學生基本能力相關性

一、目標層級(選填)：

- (一)「認知」(Cognitive 簡稱C)領域：C1 記憶、C2 瞭解、C3 應用、C4 分析、C5 評鑑、C6 創造
- (二)「技能」(Psychomotor 簡稱P)領域：P1 模仿、P2 機械反應、P3 獨立操作、P4 聯結操作、P5 自動化、P6 創作
- (三)「情意」(Affective 簡稱A)領域：A1 接受、A2 反應、A3 重視、A4 組織、A5 內化、A6 實踐

二、教學目標與「目標層級」、「學生基本能力」之相關性：

- (一)請先將課程教學目標分別對應前述之「認知」、「技能」與「情意」的各目標層級，惟單項教學目標僅能對應C、P、A其中一項。
- (二)若對應「目標層級」有1~6之多項時，僅填列最高層級即可(例如：認知「目標層級」對應為C3、C5、C6項時，只需填列C6即可，技能與情意目標層級亦同)。
- (三)再依據所訂各項教學目標分別對應該系「學生基本能力」。單項教學目標若對應「學生基本能力」有多項時，則可填列多項「學生基本能力」(例如：「學生基本能力」可對應A、AD、BEF時，則均填列)。

序號	教學目標(中文)	教學目標(英文)	相關性	
			目標層級	學生基本能力
1	使學生瞭解電子系統層級設計觀念。	The students can understand the concepts of electronic system level (ESL) design.	C2	ABDE
2	使學生瞭解統層級演算法的開發。	The students can understand the development of the system level algorithm.	C2	ABDE
3	使學生瞭解高階效能預估。	The students can understand high-level performance estimation.	C2	ABDE
4	使學生瞭解以平台為基礎之系統設計理念。	The students can understand the concepts of platform-based design.	C2	ABDE
5	使學生瞭解軟硬體協同設計與驗證。	The students can understand hardware/software co-design.	C2	ABDE
6	使學生瞭解以C語言為基礎的合成。	The students can understand System C design approach.	C2	ABDE

教學目標之教學策略與評量方法

序號	教學目標	教學策略	評量方法
1	使學生瞭解電子系統層級設計觀念。	課堂講授	出席率、作業
2	使學生瞭解統層級演算法的開發。	課堂講授	出席率、作業
3	使學生瞭解高階效能預估。	課堂講授	出席率、作業
4	使學生瞭解以平台為基礎之系統設計理念。	課堂講授	出席率、作業
5	使學生瞭解軟硬體協同設計與驗證。	課堂講授	出席率、作業
6	使學生瞭解以C語言為基礎的合成。	課堂講授	出席率、作業

授課進度表

週次	日期起訖	內容 (Subject/Topics)	備註
1	99/09/14~ 99/09/19	Algorithm/Architecture modeling using System C (1)	
2	99/09/20~ 99/09/26	Algorithm/Architecture modeling using System C (2)	
3	99/09/27~ 99/10/03	Transactions level modeling	
4	99/10/04~ 99/10/10	Algorithm/Architecture co-design	
5	99/10/11~ 99/10/17	Embedded processor and DSP core modeling (1)	
6	99/10/18~ 99/10/24	Embedded processor and DSP core modeling (2)	
7	99/10/25~ 99/10/31	Dual-core AMBA-based Virtual Platform (1)	
8	99/11/01~ 99/11/07	Dual-core AMBA-based Virtual Platform (2)	
9	99/11/08~ 99/11/14	HW/SW partition, co-design/co-verification (1)	
10	99/11/15~ 99/11/21	期中考試週	
11	99/11/22~ 99/11/28	HW/SW partition, co-design/co-verification (2)	
12	99/11/29~ 99/12/05	Dual-core AMBA-based Platform to Prototyping (FPGA) (1)	
13	99/12/06~ 99/12/12	Dual-core AMBA-based Platform to Prototyping (FPGA) (2)	
14	99/12/13~ 99/12/19	Low Power Exploration	
15	99/12/20~ 99/12/26	ESL Testing	
16	99/12/27~ 100/01/02	Term Project Presentation (1)	
17	100/01/03~ 100/01/09	Term Project Presentation (2)	
18	100/01/10~ 100/01/16	期末考試週	
修課應 注意事項			
教學設備		電腦、投影機、其它(SOC 平台)	
教材課本		自編教材	
參考書籍			

批改作業 篇數	6 篇 (本欄位僅適用於所授課程需批改作業之課程教師填寫)
學期成績 計算方式	◆平時考成績：10.0 % ◆期中考成績：20.0 % ◆期末考成績： % ◆作業成績： 20.0 % ◆其他〈期末成品〉：50.0 %
備 考	「教學計畫表管理系統」網址： http://info.ais.tku.edu.tw/csp 或由教務處 首頁〈網址： http://www.acad.tku.edu.tw/index.asp/ 〉教務資訊「教學計畫 表管理系統」進入。 ※非法影印是違法的行為。請使用正版教科書，勿非法影印他人著作，以免觸法。