

淡江大學99學年度第1學期課程教學計畫表

課程名稱	數位電子學	授課教師	周厚文 Jou, Howwen
	DIGITAL ELECTRONICS		
開課系級	物理系光電四 A	開課資料	選修 單學期 3學分
	TSPCB4A		
學 系(門) 教 育 目 標			
一、傳授專業知識：教導學生學習物理科學的核心基本知識、鑽研物理科學所需之基本技能、與應用物理科技的專業知能。 二、分析與解決問題：教授學生分析問題與將概念模型定量化之數學能力，與解決科學、工程等方面之各種問題所需要的思考與創新能力。 三、訓練實作技能：教導學生如何執行與驗證各項實驗以及具有審慎的工作態度與安全的操作意識。 四、表現人格特質：使學生能以他/她們的剛毅、樸實、專注等個人特質與專業技能獲得主管與同儕的認同。 五、培養團隊精神：訓練學生具有組織能力與溝通技巧，讓他/她們能具有融入團隊的適應力，並具有發揮或 運用團隊力量來解決相關之專業問題的能力。 六、營造國際視野：順應全球化的趨勢，營造國際化的學習環境與機會，教育學生持續地自我成長，吸收國內外新的知識，在未來的領域中成為一位具有國際視野的專業人才。			
學 生 基 本 能 力			
A. 熟悉物理領域核心基本知識。 B. 瞭解物理特定領域之概括面相。 C. 將概念、模型、或實際問題及定量化之數學能力。 D. 培養發現問題、分析問題並解決問題的基本能力。 E. 實際處理物理問題之演練。 F. 具有對實驗數據分析解釋的能力。 G. 具有審慎的工作態度與安全的操作意識。 H. 了解科技發展脈動與從事專業工作所需其它領域知識及技術。 I. 具有團隊合作的精神與能力。			
課程簡介	數位設計：二進位制、布氏代數、邏輯閘、布氏函數的化簡、組合邏輯電路。類比設計：放大器、頻率響應、反饋系統、運算放大器。 數位元件設計簡介，MOS原理，參數與製程，MOS電路設計，BJT原理，參數與製程，BJT電路設計，各種不同技術的正反器，複製器與樞密特電路，半導體記憶體器，標準電路元，閘陣列與其他可規劃邏輯元件，LSI與VLSI的電路設計，鎵砷數位IC，EECMOS技術與其他新技術介紹。		

	Digital Design : Binary System , Boolean Algebra , Logic Gates , Simplification of Boolean Functions , Combinational Logic. Analog Design : Amplifiers , Frequency Response , Feedback , Operational Amplifier Concepts of digital principles: MOS field-effect transistor, fabrications, MOS digital circuit design, bipolar junction transistor, fabrications, BJT digital circuit design, digital logic circuits, digital memory, PLA, LSI/VLSI design and recent developments.
--	--

本課程教學目標與目標層級、學生基本能力相關性

一、目標層級(選填):

- (一)「認知」(Cognitive 簡稱C)領域: C1 記憶、C2 瞭解、C3 應用、C4 分析、C5 評鑑、C6 創造
- (二)「技能」(Psychomotor 簡稱P)領域: P1 模仿、P2 機械反應、P3 獨立操作、P4 聯結操作、P5 自動化、P6 創作
- (三)「情意」(Affective 簡稱A)領域: A1 接受、A2 反應、A3 重視、A4 組織、A5 內化、A6 實踐

二、教學目標與「目標層級」、「學生基本能力」之相關性:

- (一)請先將課程教學目標分別對應前述之「認知」、「技能」與「情意」的各目標層級，惟單項教學目標僅能對應C、P、A其中一項。
- (二)若對應「目標層級」有1~6之多項時，僅填列最高層級即可(例如: 認知「目標層級」對應為C3、C5、C6項時，只需填列C6即可，技能與情意目標層級亦同)。
- (三)再依據所訂各項教學目標分別對應該系「學生基本能力」。單項教學目標若對應「學生基本能力」有多項時，則可填列多項「學生基本能力」(例如: 「學生基本能力」可對應A、AD、BEF時，則均填列)。

序號	教學目標(中文)	教學目標(英文)	相關性	
			目標層級	學生基本能力
1	使學生能瞭解數位系統設計以及數位元件的原理		P6	ABCDEFGHI

教學目標之教學策略與評量方法

序號	教學目標	教學策略	評量方法
1	使學生能瞭解數位系統設計以及數位元件的原理	課堂講授	討論、小考、期中考、期末考

授課進度表

週次	日期	內容 (Subject/Topics)	備註
1	09/13	二進位,布林代數(1)	數位元件(1)
2	09/20	布林代數(2),邏輯閘	數位元件(2)
3	09/27	卡諾圖,組合邏輯電路(1)	數位元件(3)
4	10/04	組合邏輯電路(2)	數位元件(4)
5	10/11	同步序向邏輯電路	數位元件(5)

6	10/18	非同步序向邏輯電路	數位元件(6)
7	10/25	數位系統設計(1)	數位元件(7)
8	11/01	數位系統設計(2)	數位元件(8)
9	11/08	計算機結構	數位元件(9)
10	11/15	期中考試週	
11	11/22	CPU規劃模式	數位元件(10)
12	11/29	定址	數位元件(11)
13	12/06	中斷要求與處理	數位元件(12)
14	12/13	I/O與界面	數位元件(13)
15	12/20	並列與串列界面	數位元件(14)
16	12/27	匯流排	數位元件(15)
17	01/03	總整理	
18	01/10	期末考試週	
修課應 注意事項			
教學設備		電腦、投影機	
教材課本		Digital Design, Morris Mano ;微算機原理與應用,林銘波;數位邏輯設計,林銘波	
參考書籍		矽元件與積體電路製程,全華科技,李明達	
批改作業 篇數		篇 (本欄位僅適用於所授課程需批改作業之課程教師填寫)	
學期成績 計算方式		◆平時考成績：20.0 % ◆期中考成績：30.0 % ◆期末考成績：30.0 % ◆作業成績： 20.0 % ◆其他〈 〉： %	
備 考		「教學計畫表管理系統」網址： http://info.ais.tku.edu.tw/csp 或由教務處 首頁〈網址： http://www.acad.tku.edu.tw/index.asp/ 〉教務資訊「教學計畫 表管理系統」進入。 ※非法影印是違法的行為。請使用正版教科書，勿非法影印他人著作，以免觸法。	