

淡江大學 99 學年度第 1 學期課程教學計畫表

課程名稱	電路實驗	授課 教師	林志信 Lin, Chih-hsin
	ELECTRIC CIRCUIT EXPERIMENT		
開課系級	電機系電通二B	開課 資料	必修 上學期 1學分
	TETBB2B		
學 系(門) 教 育 目 標			
一、教育學生具備數學、科學及工程知識以解決電機之相關問題。 二、教育學生能獨立完成所指定任務及具備團隊精神之工程師。 三、教育學生具備全球化競爭技能以因應現今多元化職場生涯之挑戰。			
學 生 基 本 能 力			
A. 具有運用數學工具配合科學方法以解決電機工程問題之能力。 B. 具有設計與執行實驗及分析與解釋數據之能力。 C. 具有執行電機實務所需知識、技巧及使用工具之能力。 D. 具有系統設計觀念及報告撰寫之能力。 E. 具有時間管理、溝通技巧及團隊合作之能力。 F. 具有發掘、分析及處理工程問題之能力。 G. 具有認識國際時事議題及持續學習之認知。 H. 具有工程師對社會責任之正確認知。 I. 具有智慧財產權及職場倫理之正確認知。			
課程簡介	在課程中透過專題與實習，我們教導學生學習數位與類比積體電路設計的技術。並且我們在課程中教導學生使用軟體工具設計電路。		
	We teach the students to learn digital and analog integrated circuit design technology through the Projects and internships in the course. We teach the students to use software tool to design the circuit in the course.		

本課程教學目標與目標層級、學生基本能力相關性

一、目標層級(選填)：

- (一)「認知」(Cognitive 簡稱C)領域：C1 記憶、C2 瞭解、C3 應用、C4 分析、C5 評鑑、C6 創造
- (二)「技能」(Psychomotor 簡稱P)領域：P1 模仿、P2 機械反應、P3 獨立操作、P4 聯結操作、P5 自動化、P6 創作
- (三)「情意」(Affective 簡稱A)領域：A1 接受、A2 反應、A3 重視、A4 組織、A5 內化、A6 實踐

二、教學目標與「目標層級」、「學生基本能力」之相關性：

- (一)請先將課程教學目標分別對應前述之「認知」、「技能」與「情意」的各目標層級，惟單項教學目標僅能對應C、P、A其中一項。
- (二)若對應「目標層級」有1~6之多項時，僅填列最高層級即可(例如：認知「目標層級」對應為C3、C5、C6項時，只需填列C6即可，技能與情意目標層級亦同)。
- (三)再依據所訂各項教學目標分別對應該系「學生基本能力」。單項教學目標若對應「學生基本能力」有多項時，則可填列多項「學生基本能力」(例如：「學生基本能力」可對應A、AD、BEF時，則均填列)。

序號	教學目標(中文)	教學目標(英文)	相關性	
			目標層級	學生基本能力
1	透過專案與實習，學生將可以提升對數位與類比電路的了解與應用。	Students will be able to enhance the digital and analog circuit application of knowledge through projects and internships.	C4	ABCDEFH
2	學生將可以使用NI ELVIS II，完成專案與實習，並與未來職場銜接。	Students will be able to use the NI ELVIS II to complete the projects and internships, and convergence with the future and in the workplace.	P6	ABCDEFH

教學目標之教學策略與評量方法

序號	教學目標	教學策略	評量方法
1	透過專案與實習，學生將可以提升對數位與類比電路的了解與應用。	課堂講授、專案實習	報告、期末考
2	學生將可以使用NI ELVIS II，完成專案與實習，並與未來職場銜接。	課堂講授、專案實習	報告、期末考

授課進度表

週次	日期	內容 (Subject/Topics)	備註
1	09/13	電子儀表(1)	
2	09/20	基本電路元件與NI ELVIS II使用與量測-電晶體之認識與量測(4)	
3	09/27	Lab VIEW程式教學-建立量測程式	
4	10/04	TTL邏輯閘(33)&-加法器	
5	10/11	CMOS邏輯閘(34) -加法器	

6	10/18	正反器(36)	
7	10/25	循序邏輯設計-計數器(37)	
8	11/01	數位邏輯設計-4bit加法器	
9	11/08	期中測驗	
10	11/15	期中考試週	
11	11/22	555定時器(38)	
12	11/29	整流電路(2,3)-介紹二極體	
13	12/06	剪截電路與箝位電路(15)	
14	12/13	反相、同相放大器(25)-OP原理	
15	12/20	加減法器(26)	
16	12/27	微分器與積分器(28)	
17	01/03	期末成品驗收	
18	01/10	期末考試週	
修課應 注意事項			
教學設備		電腦	
教材課本		配合授課內容設計之課程內容。	
參考書籍		蔡朝洋, 電子學實驗, 全華圖書。	
批改作業 篇數		15 篇 (本欄位僅適用於所授課程需批改作業之課程教師填寫)	
學期成績 計算方式		◆平時考成績：40.0 % ◆期中考成績：20.0 % ◆期末考成績：30.0 % ◆作業成績： 10.0 % ◆其他〈 〉： %	
備 考		「教學計畫表管理系統」網址： http://info.ais.tku.edu.tw/csp 或由教務處 首頁〈網址： http://www.acad.tku.edu.tw/index.asp/ 〉教務資訊「教學計畫 表管理系統」進入。 ※非法影印是違法的行為。請使用正版教科書，勿非法影印他人著作，以免觸法。	