

淡江大學 98 學年度第 2 學期課程教學計畫表

課程名稱	(中) 類比積體電路導論 (英) INTRODUCTION TO ANALOG IC(INTEGRATED CIRCUIT) DESIGN		授課 教師	江正雄
開課系級	(中)電機 3 P (英)TETXB3P	開 課 資 料	<input checked="" type="checkbox"/> 0 (單學期) <input type="checkbox"/> 1 (上學期) 3 <input type="checkbox"/> 2 (下學期) 學分 <input type="checkbox"/> 3 (第3 學期)	先修 科目 (中)電子學 (英) ELECTRONIC
學系教育目標		學生基本能力		
1. 教育學生具備數學、科學及工程知識以解決電機之相關問題。 2. 教育學生能獨立完成所指定任務及具備團隊精神之工程師。 3. 教育學生具備全球化競爭技能以因應現今多元化職場生涯之挑戰。	A 具有運用數學工具配合科學方法以解決電機工程問題之能力。 B 具有設計與執行實驗及分析與解釋數據之能力。 C 具有執行電機實務所需知識、技巧及使用工具之能力。 D 具有系統設計觀念及報告撰寫之能力。 E 具有時間管理、溝通技巧及團隊合作之能力。 F 具有發掘、分析及處理工程問題之能力。 G 具有認識國際時事議題及持續學習之認知。 H 具有工程師對社會責任之正確認知。 I 具有智慧財產權及職場倫理之正確認知。			
課程簡介 (限 50~100 字)	(中) 本課程將講解基本的互補式金氧半(CMOS)電路設計，從基本的 CMOS 電晶體開始，接下來會介紹其基本電路模型與放大器電路，並會講解差動放大器、電流鏡、放大器頻率響應，雜訊、迴授觀念，最後會教授運算放大器的設計。修過本課程的同學將具備基本之 CMOS 類比電路能力，以利其將來可從事高階類比積體電路設計工作。 (英) This course will teach the students to understand the basic concepts of the CMOS circuit design. It will start from the basic theory of the CMOS transistors. The course will cover the basic CMOS transistor model, single-stage amplifiers, differential amplifiers, current mirrors, frequency response, noise, feedback. Finally the OpAmp design will be introduced. The students who take this course can have the ability to design basic analog circuits.			
本課程教學目標與學生基本能力相關性				
一、目標層次 (選填)：1 記憶、2 瞭解、3 應用、4 分析、5 評鑑、6 創造。				
二、單項教學目標分別對應「目標層次」有多項時，僅填列最高層次項即可 (例如：「目標層次」可對應 2、3 項時，僅取 3；對應 3、5、6 項時僅取 6)。惟各項課程教學目標對應該系「學生基本能力」時，則可填列多項「學生基本能力」(例如：A、AD、BEF)。				
中文	英文	相關性		

		目標層次	學生基本能力
1 學生能夠了解 CMOS 元件特性。	1 The students can understand the theory of the CMOS transistors.	2	AF
2 學生能夠了解單級放大器工作原理。	2 The students can understand the operation theory of single-stage amplifiers.	2	AF
3 學生能夠了解差動放大器工作原理。	3 The students can understand the operation theory of differential amplifiers.	2	AF
4 學生能夠了解電流鏡工作原理。	4 The students can understand the working theorems of the current mirrors.	2	AF
5 學生能夠了解頻率響應。	5 The students can understand the theorems of frequency response.	2	AF
6 學生能夠了解電路雜訊。	6 The students can understand the CMOS noise.	2	AF
7 學生能夠了解迴授觀念。	7 The students can understand the feedback concepts.	2	AF
8 學生能夠了解如何設計運算放大器。	8 The students can understand how to design operation amplifiers.	2	AF

課程目標之教學策略與評量方法

課程目標	教學策略 (課堂講授、分組討論、參觀實習、其他)	評量方法 (出席率、報告、討論、小考、期中考、期末考、其他)
1 學生能夠了解 CMOS 元件特性。	課堂講授	作業
2 學生能夠了解單級放大器工作原理。	課堂講授	作業
3 學生能夠了解差動放大器工作原理。	課堂講授	作業
4 學生能夠了解電流鏡工作原理。	課堂講授	作業
5 學生能夠了解頻率響應。	課堂講授	作業
6 學生能夠了解電路雜訊。	課堂講授	作業
7 學生能夠了解迴授觀念。	課堂講授	作業
8 學生能夠了解如何設計運算放大器。	課堂講授	作業

授課進度表

週次	內容 (Subject/Topics)	備註
1	Introduction to Analog Design	
2	Basic MOS Device Physics	

3	Single Stage Amplifiers (1)	
4	Single Stage Amplifiers (2)	
5	Differential Amplifiers	
6	Passive and Active Current Mirrors	
7	Frequency Response of Amplifiers (1)	
8	Frequency Response of Amplifiers (2)	
9	Frequency Response of Amplifiers (3)	
10	期中考試週	
11	Noise (1)	
12	Noise (2)	
13	Feedback (1)	
14	Feedback (2)	
15	Operational Amplifiers (1)	
16	Operational Amplifiers (2)	
17	Operational Amplifiers (3)	
18	期末考試週	
教學設備	<input checked="" type="checkbox"/> 電腦 <input checked="" type="checkbox"/> 投影機 <input type="checkbox"/> 其他 (_____)	
教材課本	Design of Analog CMOS Integrated Circuits, by Behzad Razavi	
參考書籍		
批改作業 篇數	5 篇 (本欄位僅適用於所授課程需批改作業之課程教師填寫)	
學期成績 計算方式	<input checked="" type="checkbox"/> 平時成績：15 % <input checked="" type="checkbox"/> 期中考成績：30 % <input checked="" type="checkbox"/> 期末考成績：30% <input checked="" type="checkbox"/> 作業成績：10 % <input checked="" type="checkbox"/> 報告：15%	
備考	教學計畫表上傳步驟：教務處首頁點選「教務資訊」→「教學計畫表上傳」；網址： http://ap09.emis.tku.edu.tw/ 。 ※非法影印是違法的行為。請使用正版教科書，勿非法影印他人著作，以免觸法。	

表單編號：ATRX-Q03-001-FM201-02