

淡江大學 98 學年度第 1 學期課程教學計畫表

科目名稱	電子實驗 ELECTRONIC EXPERIMENT				授課 教師	江正雄	
開課班級	電機系(日、 <u>進</u> )4年B班	開課 資料	<input checked="" type="checkbox"/> 必修 <input type="checkbox"/> 選修	<input type="checkbox"/> 上學期 <input checked="" type="checkbox"/> 下學期 <input type="checkbox"/> 單學期	1 學分	先修 科目	數位系統設計
學系教育目標		學生基本能力			本課程與學生基本能力之 關聯性(可多項選填)		
1.教育學生具備數學、科學及工程知識以解決電機之相關問題。 2.教育學生能獨立完成所指定任務及具備團隊精神之工程師。 3.教育學生具備全球化競爭技能以因應現今多元化職場生涯之挑戰。		A 具有運用數學工具配合科學方法以解決電機工程問題之能力。 B 具有設計與執行實驗及分析與解釋數據之能力。 C 具有執行電機實務所需知識、技巧及使用工具之能力。 D 具有系統設計觀念及報告撰寫之能力。 E 具有時間管理、溝通技巧及團隊合作之能力。 F 具有發掘、分析及處理工程問題之能力。 G 具有認識國際時事議題及持續學習之認知。 H 具有工程師對社會責任之正確認知。 I 具有智慧財產權及職場倫理之正確認知。			A.B.C.D.E.F.		
本課程與學生基本能力之關聯性填寫說明(範例): 授課教師預期學生在修習此課程後,所產生之教學成效與學生核心能力之對應,可多項選填(以代碼選填,例如 ABCDEH-----)。							
授課進度表							
課程內容 及進度	週次	內容 (Subject/Topics)					
	1	VHDL 語法(1)					
	2	VHDL 語法(2)					
	3	VHDL 語法(3)					
	4	組合邏輯					
	5	循序邏輯(1)					

授課進度表	
週次	內容 (Subject/Topics)
6	循序邏輯(2)
7	Maxplus 2 使用(1)
8	Maxplus 2 使用(2)
9	FIFO 設計
10	期中考試週
11	七段顯示器製作(1)
12	七段顯示器製作(2)
13	期末成品製作(1)
14	期末成品製作(2)
15	期末成品製作(3)
16	期末成品驗收與口頭報告(1)
17	期末成品驗收與口頭報告(2)
18	期末考試週
講授方式	<input checked="" type="checkbox"/> 課堂講授 <input checked="" type="checkbox"/> 分組討論 <input type="checkbox"/> 參觀實習 <input type="checkbox"/> 其他 ( _____ )
教學設備	<input checked="" type="checkbox"/> 電腦 <input checked="" type="checkbox"/> 投影機 <input checked="" type="checkbox"/> 其他 ( <u>FPGA實驗板</u> )
教材課本	VHDL 數位電路設計實務教本，陳慶逸著，儒林圖書公司出版，2002 年
參考書籍	
批改作業 篇數	6 篇 ( 本欄位僅適用於所授課程需批改作業之課程教師填寫 )
成績考核 方式	<input checked="" type="checkbox"/> 平時成績： 10% <input checked="" type="checkbox"/> 期中成績：20% <input checked="" type="checkbox"/> 學期成績： 20% <input checked="" type="checkbox"/> 期末成品： 50% <input type="checkbox"/> 其他 ( _____ )： %
備考	<p>1.本表格請向授課學系下載。</p> <p>2.教學計畫表上傳步驟：教務處首頁點選「教務資訊」→「教學計畫表上傳」；網址：<a href="http://ap09.emis.tku.edu.tw/">http://ap09.emis.tku.edu.tw/</a>。</p> <p><b>※非法影印是違法的行為。請使用正版教科書，勿非法影印他人著作，以免觸法。</b></p>