淡江大學 97 學年度第1 學期電機系研究所教學計畫表

課程名稱:(中文)系統晶片設計實驗							單位	電機系	
	(英文) Syst	課程	代碼	E2865					
授課者	文師:楊維斌					1	•		
學分數 3			必/選修	ì	選		年級	碩一	
先修和	斗目或先備能力:	電子學、電	路學、VLS	SI					
課程者	文學目標:使學生	了解數位IO	C電路設計	原理與	方法				
教科書	≱ 1 ₹	Digital Integrated Circuits-second edition/JAN M. RABAEY/Prentice Hall/2003 Application-Specific Integrated Circuits/Michael John Sebastian Smith/Addison Wesley/1997							
週次	部	果程大綱			教學方法				
(1-18)	單元主題	內容綱要		講授	示範	習作	其他	量 備註	
1-4	Introduction to SoC Design	 System on a Chip System Design Issues 		√	√				
5-8	Dynamic Voltage and Frequency Scaling	 Power Dissipation Review Dynamic Voltage Scaling Dynamic Frequency Scaling 		√	V				
9-12	Clock Synchronization Circuit Design	_	_	√	V				

- 註:1. 教科書請註明書名、作者、出版社、出版年等資訊。
 - 2. 其他欄包含參訪、專題演講等活動。
 - 3. 關連比對表:相關填1,不相關填0,百分比=相關總數/8

13-18	Digital System Design	1.	Clock Strategies	V	√			
		2.	DVFS System					
		3.	Interface Circuits					
		4.	Energy Efficiency					
		5.	Low Power Design					
			Strategies					

教材編選:自編講義

評量方法:報告繳交與口頭報告

教學相關配合事項:教學內容、教科書、學期成績評量方法皆公告於學校教務處相關

網頁及教師個人教學平台上以供學生參考。

課程與核心能力關聯比對表										
核	核	核	核	核	核	核	核			
Ü	<i>₩</i>	Ü	<i>₩</i>	Ü	Ü	Ü	Ü			
能	能	能	能	能	能	能	能			
力	力	カ	力	カ	力	力	力			
1.1	1.2	2.1	2.2	2.3	3.1	3.2	3.3			
1	1	1	1	1	1	0	1			
百分	比(%)	87.5%								

註:1. 教科書請註明書名、作者、出版社、出版年等資訊。

2. 其他欄包含參訪、專題演講等活動。

3. 關連比對表:相關填1,不相關填0,百分比=相關總數/8