

淡江大學 96 學年度第 1 學期課程教學計畫表(格式一)

授課科目名稱：系統晶片設計實驗

授課教師：楊維斌

開課班級	電機工程			系所	(日、進、研)	年碩士班	必/選修	必修
學分數	3 學分 3 小時 (單、上、下學期)		學分	先修科目				
教學內容及進度	週次	月/日	內 容					
	第一週	9/22	CMOS Circuit and Logic Design					
	第二週	9/29	High Speed Digital Integrated Circuit Design(I)					
	第三週	10/6	High Speed Digital Integrated Circuit Design(II)					
	第四週	10/13	High Speed Digital Integrated Circuit Design(III)					
	第五週	10/20	Low Power Digital Integrated Circuit Design(I)					
	第六週	10/27	Low Power Digital Integrated Circuit Design(II)					
	第七週	11/3	Low Power Digital Integrated Circuit Design(III)					
	第八週	11/10	Random Access Memory(I)					
	第九週	11/17	期中考試週					
	第十週	11/24	Random Access Memory(II)					
	第十一週	12/1	Random Access Memory(III)					
	第十二週	12/8	Fast Two-Operand Adders/Subtractors(I)					
	第十三週	12/15	Fast Two-Operand Adders/Subtractors(II)					
	第十四週	12/22	Fast Two-Operand Adders/Subtractors(III)					
	第十五週	12/29	Case Study					
	第十六週	1/5	Project Presentation (1)					
	第十七週	1/12	Project Presentation (2)					
第十八週	1/19	期末考試週						
講授方式	√	課堂講授		分組討論		參觀實習		其他 (_____)
教學設備	√	電腦	√	投影機		其他 (_____)		
教材課本	自編講義							
參考書籍	Low Power Processors and System on Chips							
批改作業篇數		備 註		本欄位僅適用於所授課程需批改作業之教師填寫。				
成績考核方式	平時成績： 10 %		期中考成績： 30 %		期末考成績： 30 %			
	讀書報告： 30 %		其他 (_____): _____ %					
備 考	<p>1. 本表格式請參考使用，教學計畫表格有兩種，授課教師可至教務處首頁「表格下載」中取得，任擇一種使用。</p> <p>2. 自製格式請具備上述項目。</p> <p>3. 教學計畫表上傳步驟：教務處首頁點選「教務資訊」→「教學計畫表上傳」；網址：http://ap09.emis.tku.edu.tw/。</p>							