

淡江大學 114 學年度第 1 學期課程教學計畫表

課程名稱	智慧電子應用設計概論	授課 教師	李世安 SHIH-AN, LI
	INTRODUCTION TO THE DESIGN AND APPLICATION OF INTELLIGENT ELECTRONICS		
開課系級	電機－機器人A	開課 資料	實體課程 選修 單學期 3學分
	TETJM1A		
課程與SDGs 關聯性	SDG4 優質教育 SDG9 產業創新與基礎設施		
系（所）教育目標			
一、教育學生具備電機/機器人工程專業知識以解決電機之相關問題。 二、教育學生具備創新思考、能獨立完成所交付任務及具備團隊精神之高級電機/機器人工程師。 三、教育學生具備前瞻的國際觀以因應現今多元化職場生涯之挑戰。			
本課程對應院、系(所)核心能力之項目與比重			
A. 具有電機/機器人工程之專業知識。(比重：20.00) B. 具有策劃及執行電機/機器人專題研究之能力。(比重：20.00) C. 具有撰寫電機/機器人專業論文之能力。(比重：20.00) D. 具有創新思考及獨立解決電機/機器人相關問題之能力。(比重：20.00) E. 具有領導、管理、規劃及與不同領域人員協調整合之能力。(比重：10.00) F. 具有前瞻的國際觀及終身自我學習成長之能力。(比重：10.00)			
本課程對應校級基本素養之項目與比重			
1. 全球視野。(比重：15.00) 2. 資訊運用。(比重：15.00) 3. 洞悉未來。(比重：10.00) 4. 品德倫理。(比重：10.00) 5. 獨立思考。(比重：10.00) 6. 樂活健康。(比重：10.00) 7. 團隊合作。(比重：15.00) 8. 美學涵養。(比重：15.00)			

課程簡介	(中) 這門課程的目的是以FPGA晶片作為AI嵌入式系統平台，教導學生如何在FPGA晶片內設計AI加速器以及AI軟體程式設計。本課程會先介紹FPGA硬體平台及硬體加速器設計方法。之後會以AI專題實務設計讓學生學習軟硬體共同設計方法。
	(英) The purpose of this course is to use FPGA chip as an AI embedded system platform, teaching students how to design AI accelerator and AI software programming in FPGA chip. This course will first introduce the FPGA hardware platform and hardware accelerator design methods. After that, students will learn the joint design method of software and hardware with AI thematic practical design.

本課程教學目標與認知、情意、技能目標之對應

將課程教學目標分別對應「認知(Cognitive)」、「情意(Affective)」與「技能(Psychomotor)」的各目標類型。

- 一、認知(Cognitive)：著重在該科目的事實、概念、程序、後設認知等各類知識之學習。
- 二、情意(Affective)：著重在該科目的興趣、倫理、態度、信念、價值觀等之學習。
- 三、技能(Psychomotor)：著重在該科目的肢體動作或技術操作之學習。

序號	教學目標(中文)	教學目標(英文)
1	1.讓學生熟用DE2開發板所有功能以及開發QuartusII工具。	1. Make students familiar with all functions of DE2 development board and develop QuartusII tools.
2	2. 說明Avalon bus通訊協定與Qsys設計工具。	2. Explain the Avalon bus communication protocol and Qsys design tool.
3	3.增進學生軟硬體設計能力	3. Students may improve their hardware / software co-design abilities.

教學目標之目標類型、核心能力、基本素養教學方法與評量方式

序號	目標類型	院、系(所)核心能力	校級基本素養	教學方法	評量方式
1	認知	AB	123	講述	實作
2	認知	CD	456	講述	測驗、討論(含課堂、線上)
3	技能	EF	678	實作	實作、報告(含口頭、書面)

授課進度表

週次	日期起訖	內容 (Subject/Topics)	備註
1	114/09/15~ 114/09/21	課程簡介-	課程介紹、上課與評分方式、作業報告格式
2	114/09/22~ 114/09/28	軟體工具介紹與Nios II處理器製作	Quartus II與SOPC操作、Nios II處理器建立
3	114/09/29~ 114/10/05	Avalon Bus介紹(一)	基本傳輸格式介紹

4	114/10/06~ 114/10/12	Avalon Bus介紹(二)	Slave元件設計範 例，以PWM硬體電路為 例
5	114/10/13~ 114/10/19	Avalon Bus介紹(三)	Master元件設計範 例，以記憶體資料搬移 為例
6	114/10/20~ 114/10/26	DNN神經網路設計(一)	
7	114/10/27~ 114/11/02	DNN神經網路設計(二)	
8	114/11/03~ 114/11/09	DNN神經網路設計(三)	
9	114/11/10~ 114/11/16	期中考試週	
10	114/11/17~ 114/11/23	AI硬體加速器設計(一)	
11	114/11/24~ 114/11/30	AI硬體加速器設計(二)	
12	114/12/01~ 114/12/07	AI硬體加速器設計(三)	
13	114/12/08~ 114/12/14	AI硬體加速器設計(四)	
14	114/12/15~ 114/12/21	AI硬體加速器設計(五)	
15	114/12/22~ 114/12/28	AI硬體加速器設計(六)	
16	114/12/29~ 115/01/04	專題製作說明	
17	115/01/05~ 115/01/11	設計成果展示與報告	
18	115/01/12~ 115/01/18	期末考試週	
課程培養 關鍵能力		自主學習、資訊科技	
跨領域課程		STEAM課程(S科學、T科技、E工程、M數學，融入A人文藝術領域)	
特色教學 課程		專題/問題導向(PBL)課程	
課程 教授內容		程式設計或程式語言(學生有實際從事相關作業或活動) 邏輯思考	
修課應 注意事項		1. 上課實驗板要帶。 2. 上課要抄筆記。 3. 上課不要遲到。	

教科書與教材	自編教材:講義、影片
參考文獻	1. SOPC嵌入式系統基礎教程, 周立功, 北京航空航天大學出版社, 2006 2. Rapid Prototyping of Digital Systems-SOPC edition 3. FPGA與SOPC設計教程-DE2實踐, 張志剛 編著, 西安電子科技大學出版社, 2007 4. SOC嵌入式系統晶片設計-從理論邁向實務, 郭煒 編著, 博碩文化, 2008.5
學期成績計算方式	◆出席率: 10.0 % ◆平時評量: % ◆期中評量: 40.0 % ◆期末評量: 50.0 % ◆其他〈 〉: %
備考	「教學計畫表管理系統」網址: https://web2.ais.tku.edu.tw/csp 或由教務處首頁→教務資訊「教學計畫表管理系統」進入。 ※「遵守智慧財產權觀念」及「不得非法影印、下載及散布」。請使用正版教科書，勿非法影印他人著作，以免觸法。