

淡江大學 1 1 1 學年度第 2 學期課程教學計畫表

課程名稱	數位系統設計	授課 教師	蔡奇謚 CHI-YI TSAI
	DIGITAL SYSTEM DESIGN		
開課系級	電機進學班一 A	開課 資料	實體課程 必修 單學期 2學分
	TETXE1A		
課程與SDGs 關聯性	SDG4 優質教育 SDG9 產業創新與基礎設施		
系（所）教育目標			
一、教育學生具備數學、科學及工程知識以解決電機之相關問題。 二、教育學生能具備獨立完成所指定任務及團隊精神之電機工程師。 三、教育學生具備洞悉電機產業趨勢變化，以因應現今多元化職場生涯之挑戰。			
本課程對應院、系(所)核心能力之項目與比重			
A. 具有運用數學工具配合科學方法以解決電機工程問題之能力。(比重：20.00) B. 具有設計與執行電機實驗及分析與解釋數據之能力。(比重：20.00) C. 具有執行電機實務所需知識、技巧及使用現代工具之能力。(比重：20.00) D. 具有設計電機工程系統、元件或製程之能力。(比重：5.00) E. 具有電機領域專案管理、溝通技巧、領域整合及團隊合作之能力。(比重：5.00) F. 具有發掘、分析、應用研究成果及因應電機工程複雜且整合性問題之能力。(比重：5.00) G. 具有認識時事議題，瞭解工程技術對環境、社會及全球的影響及持續學習之認知。(比重：20.00) H. 具有理解及應用專業倫理，以及對社會責任及智慧財產權之正確認知，並尊重多元觀點。(比重：5.00)			
本課程對應校級基本素養之項目與比重			
1. 全球視野。(比重：15.00) 2. 資訊運用。(比重：20.00) 3. 洞悉未來。(比重：10.00) 4. 品德倫理。(比重：15.00) 5. 獨立思考。(比重：20.00) 6. 樂活健康。(比重：5.00) 7. 團隊合作。(比重：10.00) 8. 美學涵養。(比重：5.00)			

課程簡介	本課程介紹循序邏輯電路設計的基本概念及原理，讓學生建立設計數位循序邏輯電路的基本能力。
	The course introduces the basic concepts and theorems of sequential logic circuit design. Students may learn the basic capability to design digital sequential logic circuits.

本課程教學目標與認知、情意、技能目標之對應

將課程教學目標分別對應「認知 (Cognitive)」、「情意 (Affective)」與「技能(Psychomotor)」的各目標類型。

- 一、認知(Cognitive)：著重在該科目的事實、概念、程序、後設認知等各類知識之學習。
- 二、情意(Affective)：著重在該科目的興趣、倫理、態度、信念、價值觀等之學習。
- 三、技能(Psychomotor)：著重在該科目的肢體動作或技術操作之學習。

序號	教學目標(中文)	教學目標(英文)
1	基本的記憶體元件	Basic storage elements
2	數位循序邏輯電路的分析方法	Analysis method of digital sequential logic circuits
3	數位循序邏輯電路的設計方法	Design method of digital sequential logic circuits

教學目標之目標類型、核心能力、基本素養教學方法與評量方式

序號	目標類型	院、系(所) 核心能力	校級 基本素養	教學方法	評量方式
1	認知	ABCDEFGH	1234	講述、討論	測驗、作業
2	認知	ABCDEFGH	5678	講述、討論	測驗、作業
3	認知	ABCDEFGH	5678	講述、討論	測驗、作業

授 課 進 度 表

週次	日期起訖	內 容 (Subject/Topics)	備註
1	112/02/13~ 112/02/19	Introduction	
2	112/02/20~ 112/02/26	Review of Boolean algebra and logic gates	
3	112/02/27~ 112/03/05	Review of gate-level minimization	
4	112/03/06~ 112/03/12	Review of combinational circuits	
5	112/03/13~ 112/03/19	Quiz #1	

6	112/03/20~ 112/03/26	Sequential circuits	
7	112/03/27~ 112/04/02	Storage elements: Latches	
8	112/04/03~ 112/04/09	Storage elements: Flip-Flops	
9	112/04/10~ 112/04/16	Storage elements: Registers	
10	112/04/17~ 112/04/23	期中考試週	
11	112/04/24~ 112/04/30	State tables and graphs	
12	112/05/01~ 112/05/07	Analysis procedure of synchronous sequential logic	
13	112/05/08~ 112/05/14	Examples of analyzing synchronous sequential logic	
14	112/05/15~ 112/05/21	Quiz #2	
15	112/05/22~ 112/05/28	Design procedure of synchronous sequential logic	
16	112/05/29~ 112/06/04	Design examples of synchronous sequential logic	
17	112/06/05~ 112/06/11	Design examples of counters	
18	112/06/12~ 112/06/18	期末考試週	
修課應 注意事項			
教學設備		電腦、投影機	
教科書與 教材		Digital Design, 4th edition, by M. Morris Mano & Michael D. Ciletti(滄海)	
參考文獻			
批改作業 篇數		篇 (本欄位僅適用於所授課程需批改作業之課程教師填寫)	
學期成績 計算方式		◆出席率： 20.0 % ◆平時評量：40.0 % ◆期中評量：20.0 % ◆期末評量：20.0 % ◆其他〈 〉： %	
備 考		「教學計畫表管理系統」網址： https://info.ais.tku.edu.tw/csp 或由教務處 首頁→教務資訊「教學計畫表管理系統」進入。 ※不法影印是違法的行為。請使用正版教科書，勿不法影印他人著作，以免觸法。	