

淡江大學 109 學年度第 2 學期課程教學計畫表

課程名稱	計算機組織	授課 教師	林其誼 LIN, CHI-YI
	COMPUTER ORGANIZATION		
開課系級	資工二 A	開課 資料	以實整虛課程 必修 單學期 3學分
	TEIXB2A		
課程與SDGs 關聯性	SDG4 優質教育 SDG9 產業創新與基礎設施		
系（ 所 ） 教 育 目 標			
一、通達專業知能。			
二、熟練實用技能。			
三、展現創意成果。			
本課程對應院、系(所)核心能力之項目與比重			
C. 資訊系統實作能力。(比重：100.00)			
本課程對應校級基本素養之項目與比重			
2. 資訊運用。(比重：100.00)			
課程簡介	本課程將介紹現代數位電腦系統之設計方式，並說明軟硬體之間的溝通介面。課程內容主要包括MIPS處理器設計架構與其指令集，以及記憶體階層等主題。		
	This course gives a thorough presentation on the design of modern digital computer systems and their hardware and software interfaces. The main topics include MIPS processor design and its instruction set, and the memory hierarchy, etc.		

本課程教學目標與認知、情意、技能目標之對應

將課程教學目標分別對應「認知 (Cognitive)」、「情意 (Affective)」與「技能(Psychomotor)」的各目標類型。

- 一、認知(Cognitive)：著重在該科目的事實、概念、程序、後設認知等各類知識之學習。
- 二、情意(Affective)：著重在該科目的興趣、倫理、態度、信念、價值觀等之學習。
- 三、技能(Psychomotor)：著重在該科目的肢體動作或技術操作之學習。

序號	教學目標(中文)	教學目標(英文)
1	透過組合語言深入認識電腦硬體與軟體的運作介面。	Knowing the hardware/software interface through assembly language.
2	熟悉電腦中的主要組件的設計及運作方式。	Acquire the knowledge of the main components and their operating principles in computers.
3	熟悉CPU內部處理指令的管線以及記憶體的分層架構。	Get familiar with the pipeline processing of CPU instructions and the memory hierarchy.
4	了解電腦系統整體架構，包括多核心處理器、網路、輸出入週邊裝置等之構成與相互關係。	Knowing the overall architecture of computer systems, including multi-core processors, networks, and I/O devices.

教學目標之目標類型、核心能力、基本素養教學方法與評量方式

序號	目標類型	院、系(所)核心能力	校級基本素養	教學方法	評量方式
1	認知	C	2	講述、實作	測驗
2	認知	C	2	講述	測驗
3	認知	C	2	講述	測驗
4	認知	C	2	講述	測驗

授課進度表

週次	日期起訖	內 容 (Subject/Topics)	備 註 (採數位教學之週次，請填「線上非同步教學」)
1	110/02/22~ 110/02/28	Syllabus and Chapter 1 (Computer Abstractions and Technology)	
2	110/03/01~ 110/03/07	Chapter 1 (Computer Abstractions and Technology)	
3	110/03/08~ 110/03/14	Chapter 2 (Instructions: Language of the Computer)	線上非同步教學
4	110/03/15~ 110/03/21	Chapter 2 (Instructions: Language of the Computer)	
5	110/03/22~ 110/03/28	MIPS Simulation Tool - QtSpim	線上非同步教學
6	110/03/29~ 110/04/04	教學行政觀摩日	
7	110/04/05~ 110/04/11	Chapter 3 (Arithmetic for Computers)	線上非同步教學
8	110/04/12~ 110/04/18	Chapter 3 (Arithmetic for Computers)	

9	110/04/19~ 110/04/25	Chapter 4 (The Processor)	
10	110/04/26~ 110/05/02	期中考試週	
11	110/05/03~ 110/05/09	Chapter 4 (The Processor)	
12	110/05/10~ 110/05/16	Chapter 4 (The Processor)	
13	110/05/17~ 110/05/23	Chapter 4 (The Processor)	
14	110/05/24~ 110/05/30	Chapter 5 (Large and Fast: Exploiting Memory Hierarchy)	線上非同步教學
15	110/05/31~ 110/06/06	Chapter 5 (Large and Fast: Exploiting Memory Hierarchy)	
16	110/06/07~ 110/06/13	Chapter 5 (Large and Fast: Exploiting Memory Hierarchy)	
17	110/06/14~ 110/06/20	Chapter 5 (Large and Fast: Exploiting Memory Hierarchy)	
18	110/06/21~ 110/06/27	期末考試週	
修課應 注意事項		1. 缺席小考或點名者需持正式假單補請假，該次小考或點名以60分計。 2. 整學期請假至多三次。 3. 缺席且未請假者，隨堂考以零分計。	
教學設備		電腦、投影機	
教科書與 教材		Computer Organization & Design, The Hardware/Software Interface, 5th Edition, (Asian Edition) David A. Patterson and John L. Hennessy	
參考文獻			
批改作業 篇數		1 篇（本欄位僅適用於所授課程需批改作業之課程教師填寫）	
學期成績 計算方式		◆出席率： % ◆平時評量：20.0 % ◆期中評量：35.0 % ◆期末評量：35.0 % ◆其他〈實習〉：10.0 %	

備 考	1. 「教學計畫表管理系統」網址：https://info.ais.tku.edu.tw/csp 或由教務處首頁→教務資訊「教學計畫表管理系統」進入。 2. 依「專科以上學校遠距教學實施辦法」第2條規定：「本辦法所稱遠距教學課程，指每一科目授課時數二分之一以上以遠距教學方式進行」。 3. 依「淡江大學數位教學施行規則」第3條第2項，本校遠距教學課程須為「於本校遠距教學平台或同步視訊系統進行數位教學之課程。授課時數包含課程講授、師生互動討論、測驗及其他學習活動之時數」。 4. 如有課程臨時異動(含遠距教學、以實整虛課程之上課時間及教室異動)，請依規定向教務處提出申請。 ※不法影印是違法的行為。請使用正版教科書，勿不法影印他人著作，以免觸法。
-----	--