

淡江大學 108 學年度第 1 學期課程教學計畫表

課程名稱	數位電子學	授課 教師	張經霖 CHANG, HENRY CHING-LIN
	DIGITAL ELECTRONICS		
開課系級	物理系光電四 A	開課 資料	實體課程 選修 單學期 3學分
	TSPCB4A		
系 ( 所 ) 教育目標			
<p>一、傳授專業知識：教導學生學習物理科學的核心基本知識、鑽研物理科學所需之基本技能、與應用物理科技的專業知能。</p> <p>二、分析與解決問題：教授學生分析問題與將概念模型定量化之數學能力，與解決科學、工程等方面之各種問題所需要的思考與創新能力。</p> <p>三、訓練實作技能：教導學生如何執行與驗證各項實驗以及具有審慎的工作態度與安全的操作意識。</p> <p>四、表現人格特質：使學生能以他/她們的剛毅、樸實、專注等個人特質與專業技能獲得主管與同儕的認同。</p> <p>五、培養團隊精神：訓練學生具有組織能力與溝通技巧，讓他/她們能具有融入團隊的適應力，並具有發揮或運用團隊力量來解決相關之專業問題的能力。</p> <p>六、營造國際視野：順應全球化的趨勢，營造國際化的學習環境與機會，教育學生持續地自我成長，吸收國內外新的知識，在未來的領域中成為一位具有國際視野的專業人才。</p>			
本課程對應院、系(所)核心能力之項目與比重			
<p>F. 具有審慎的工作態度與安全的操作意識。(比重：50.00)</p> <p>G. 了解科技發展脈動與從事專業工作所需其它領域知識及技術。(比重：50.00)</p>			
本課程對應校級基本素養之項目與比重			
<p>2. 資訊運用。(比重：50.00)</p> <p>3. 洞悉未來。(比重：50.00)</p>			
課程簡介	<p>建立數位邏輯設計的基本概念，從二進位制、布氏代數至組合邏輯電路。並包含相關類比設計及運算放大器。</p>		
	<p>Fundamental digital logic design concepts, including Boolean algebra, combinational logic circuits. Related analog circuit and operational amplifier circuits are also covered.</p>		

本課程教學目標與認知、情意、技能目標之對應

將課程教學目標分別對應「認知 (Cognitive)」、「情意 (Affective)」與「技能(Psychomotor)」的各目標類型。

- 一、認知(Cognitive)：著重在該科目的事實、概念、程序、後設認知等各類知識之學習。
- 二、情意(Affective)：著重在該科目的興趣、倫理、態度、信念、價值觀等之學習。
- 三、技能(Psychomotor)：著重在該科目的肢體動作或技術操作之學習。

序號	教學目標(中文)	教學目標(英文)
1	1. 讓學生了解基本電子元件的特性	1. Learn basic device characteristics
2	2. 讓學生學習基本電子儀器設備的操作	2. Learn basic measurement techniques and operating the equipments.
3	邏輯思考	Logical thinking

教學目標之目標類型、核心能力、基本素養教學方法與評量方式

序號	目標類型	院、系(所)核心能力	校級基本素養	教學方法	評量方式
1	認知	FG	23	講述、討論	測驗
2	技能	FG	23	講述、討論	測驗
3	情意	FG	23	講述、討論	測驗

授課進度表

週次	日期起訖	內容 (Subject/Topics)	備註
1	108/09/09~ 108/09/15	課程介紹	
2	108/09/16~ 108/09/22	二進位制數值系統	
3	108/09/23~ 108/09/29	布氏代數	
4	108/09/30~ 108/10/06	布氏代數	
5	108/10/07~ 108/10/13	布氏代數應用	
6	108/10/14~ 108/10/20	布氏代數應用	
7	108/10/21~ 108/10/27	邏輯閘	
8	108/10/28~ 108/11/03	邏輯閘	
9	108/11/04~ 108/11/10	邏輯電路	
10	108/11/11~ 108/11/17	期中考試週	
11	108/11/18~ 108/11/24	布氏函數的化簡	

12	108/11/25~ 108/12/01	布氏函數的化簡	
13	108/12/02~ 108/12/08	組合邏輯電路	
14	108/12/09~ 108/12/15	組合邏輯電路	
15	108/12/16~ 108/12/22	組合邏輯電路	
16	108/12/23~ 108/12/29	運算放大器	
17	108/12/30~ 109/01/05	數位運算放大器	
18	109/01/06~ 109/01/12	期末考試週(本學期期末考試日期為:109/1/3-109/1/9)	
修課應 注意事項			
教學設備	電腦、投影機		
教科書與 教材	Roth and Kinney, Fundamentals of Logic Design, 7th edition		
參考文獻	Tokheim, Digital Electronics, 8th edition		
批改作業 篇數	篇 (本欄位僅適用於所授課程需批改作業之課程教師填寫)		
學期成績 計算方式	◆出席率： 10.0 %    ◆平時評量：30.0 %    ◆期中評量：30.0 % ◆期末評量：30.0 % ◆其他〈 〉：        %		
備考	「教學計畫表管理系統」網址： <a href="https://info.ais.tku.edu.tw/csp">https://info.ais.tku.edu.tw/csp</a> 或由教務處 首頁→教務資訊「教學計畫表管理系統」進入。 <b>※不法影印是違法的行為。請使用正版教科書，勿不法影印他人著作，以免觸法。</b>		