淡江大學1()1學年度第1學期課程教學計畫表

課程名稱	半導體元件	授課	王吉雄	
Medra vii 1	SEMICONDUCTOR DEVICES	教師	WANG, CHI-HSIUNG	
開課系級	電機進學班三A	開課	必修 單學期 3學分	
河吸水	TETXE3A	資料	交形 干字朔 0字页	

系(所)教育目標

- 一、教育學生具備數學、科學及工程知識以解決電機之相關問題。
- 二、教育學生能獨立完成所指定任務及具備團隊精神之電機工程師。
- 三、教育學生具備全球化競爭技能以因應現今多元化職場生涯之挑戰。

系(所)核心能力

- A. 具有運用數學工具配合科學方法以解決電機工程問題之能力。
- B. 具有設計與執行電機實驗及分析與解釋數據之能力。
- C. 具有執行電機實務所需知識、技巧及使用工具之能力。
- D. 具有電機系統設計觀念及報告撰寫之能力。
- E. 具有計畫管理、溝通技巧及團隊合作之能力。
- F. 具有發掘、分析及處理電機工程問題之能力。
- G. 具有認識國際時事議題及持續學習之認知。
- H. 具有工程師對社會責任之正確認知。
- I. 具有智慧財產權及職場倫理之正確認知。

本課程主要是介紹半導體元件原理與製作技術。

課程簡介

The current course introduces principles and technology of the various semiconductor devices.

本課程教學目標與目標層級、系(所)核心能力相關性

一、目標層級(選填):

- (一)「認知」(Cognitive 簡稱C)領域: C1 記憶、C2 瞭解、C3 應用、C4 分析、 C5 評鑑、C6 創造
- (二)「技能」(Psychomotor 簡稱P)領域:P1 模仿、P2 機械反應、P3 獨立操作、P4 聯結操作、P5 自動化、P6 創作
- (三)「情意」(Affective 簡稱A)領域: A1 接受、A2 反應、A3 重視、A4 組織、A5 內化、A6 實踐
- 二、教學目標與「目標層級」、「系(所)核心能力」之相關性:
 - (一)請先將課程教學目標分別對應前述之「認知」、「技能」與「情意」的各目標層級, 惟單項教學目標僅能對應C、P、A其中一項。
 - (二)若對應「目標層級」有1~6之多項時,僅填列最高層級即可(例如:認知「目標層級」 對應為C3、C5、C6項時,只需填列C6即可,技能與情意目標層級亦同)。
 - (三)再依據所訂各項教學目標分別對應其「系(所)核心能力」。單項教學目標若對應「系(所)核心能力」有多項時,則可填列多項「系(所)核心能力」。 (例如:「系(所)核心能力」可對應A、AD、BEF時,則均填列。)

序號	教學目標(中文)	教學目標(英文)	相關性			
			目標層級	系(所)核心能力		
1	學生將能夠了解半導體製作流程與技術。	Students will be able to understand the semiconductor production process and technology.	C2	ABCDEFGHI		
	教學目標之教學方法與評量方法					
序號	教學目標	教學方法	3	平量方法		
1	學生將能夠了解半導體製作流程與 技術。	講述、賞析、參訪	紙筆測驗、報告、上課 表現			

本課程之設計與教學已融入本校校級基本素養					
淡江大學校級基本素養		內涵說明			
◆ 全球視野					
◆ 洞悉未來					
◆ 資	訊運用				
○ 品德倫理					
◆ 獨立思考					
					
	◇ 團隊合作				
◇ 美	學涵養				
		授課進度表			
週次日期起	巴訖 內容	ゞ (Subject/Topics)	備註		
1 101/09,	半導體的歷史				
2 101/09/ 101/09/	一生理體的補粕				
3 101/09/ 101/09/	第千部段元件				
4 101/10, 101/10,	主導體 # 件(1)				
5 101/10	丰叟體工件(1)	半導體元件(I)			
6 101/10/	Integrated circuit (1)	Integrated circuit (I)			
7 101/10 <i>x</i> 101/10 <i>x</i>	Integrated circuit (II	Integrated circuit (II)			
8 101/10	704 第一次平時測驗				
9 101/11/	/11 局				
10 101/11/	18 期中考試週	期中考試週			
11 101/11/	/25 半導體製程(I)	半導體製程(I)			
12 101/11 101/12	土 望體 型 程 (1)				

$\begin{array}{ c c c c c c c c c c c c c c c c c c c$	半導體製程(III)		
14 101/12/10~ 101/12/16	半導體製程(IV)		
15 \frac{101/12/17\simething{101/12/23}	半導體製程(V)		
$16 \begin{vmatrix} 101/12/24 \sim \\ 101/12/30 \end{vmatrix}$	第二次平時測驗		
$17 \begin{vmatrix} 101/12/31 \sim \\ 102/01/06 \end{vmatrix}$	半導體製程賞析		
$18 \begin{vmatrix} 102/01/07 \sim \\ 102/01/13 \end{vmatrix}$	期末考試週		
修課應 注意事項			
教學設備	教學設備 投影機		
教材課本	自編講義。		
參考書籍	菊地正典,半導體製造裝置,世茂出版有限公司。 菊地正典,圖解半導體,世茂出版社。		
批改作業 篇數	一		
學期成績計算方式	→ 切 小 可 里 • 00.0 / ()		
備考	「教學計畫表管理系統」網址: http://info.ais.tku.edu.tw/csp 或由教務處首頁〈網址: http://www.acad.tku.edu.tw/index.asp/ 〉教務資訊「教學計畫表管理系統」進入。 ※不法影印是違法的行為。請使用正版教科書,勿不法影印他人著作,以免觸法。		
TETVE2E0122.0A	第 4 百 / H 4 百 2012/8/15 15:25:26		

TETXE3E0122 0A

第 4 頁 / 共 4 頁 2012/8/15 15:25:26